



Elektroniker EFZ

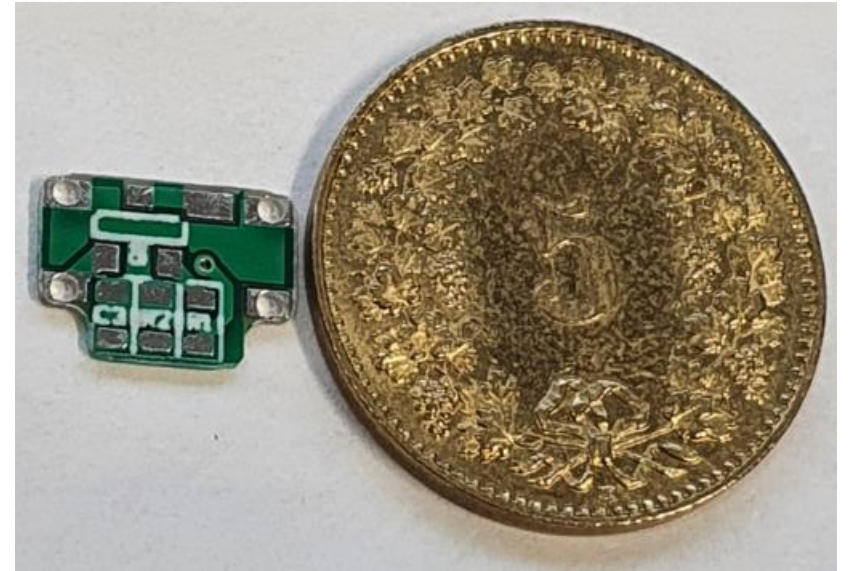
Lehre an der OST

Was mache ich?

- Löten
- Schema zeichnen
- Layouten
- Messen
- Programmieren
- 3D-Zeichnungen

Löten

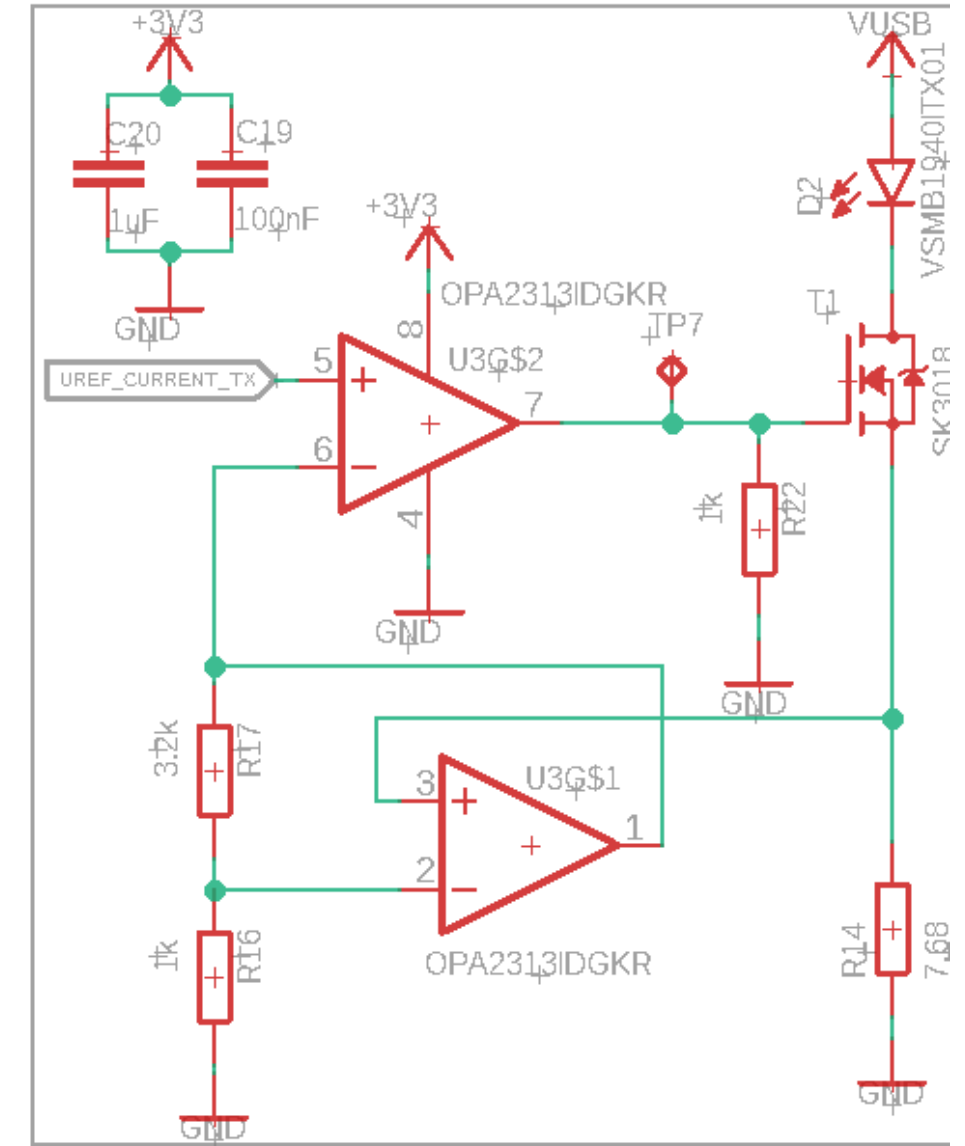
- Ca. 10%
- Wichtig in den ersten 2 Jahren
- Lötarbeiten macht Lehrling



Schema zeichnen

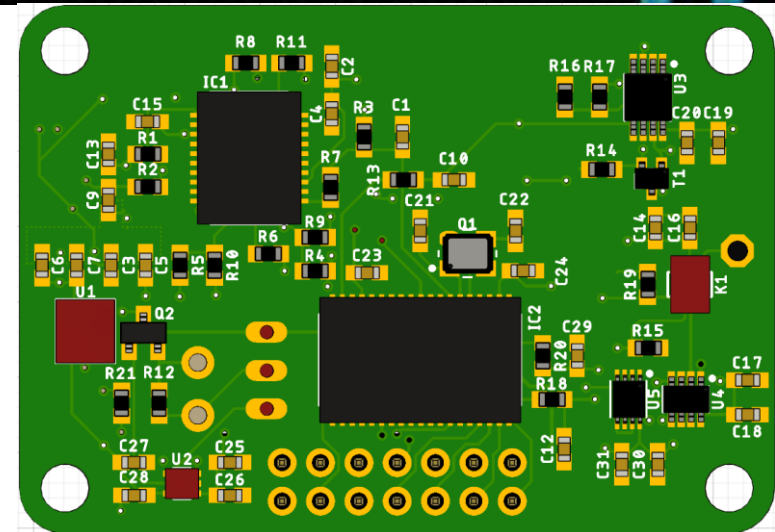
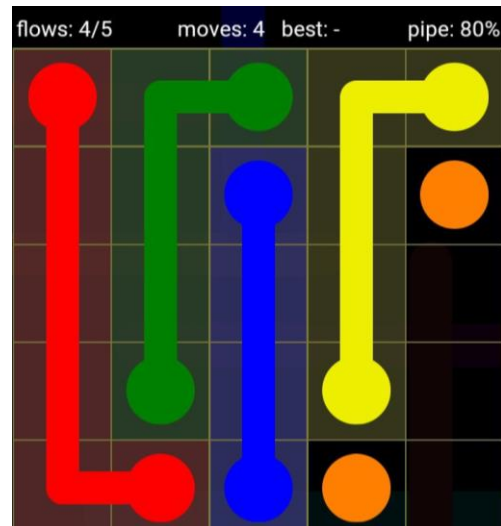
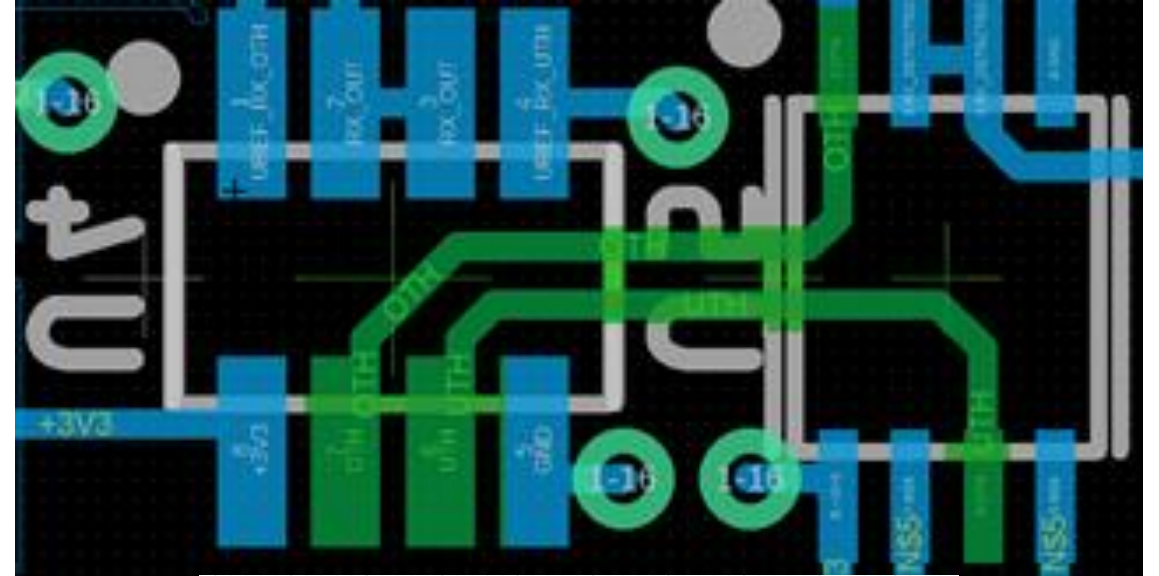
- Ca. 40%
- Wichtig ab dem 2.Lj
- Gutes Verständnis der Elektrotechnik
- Verschiedene Methoden für ein Problem

+TX_Circuit



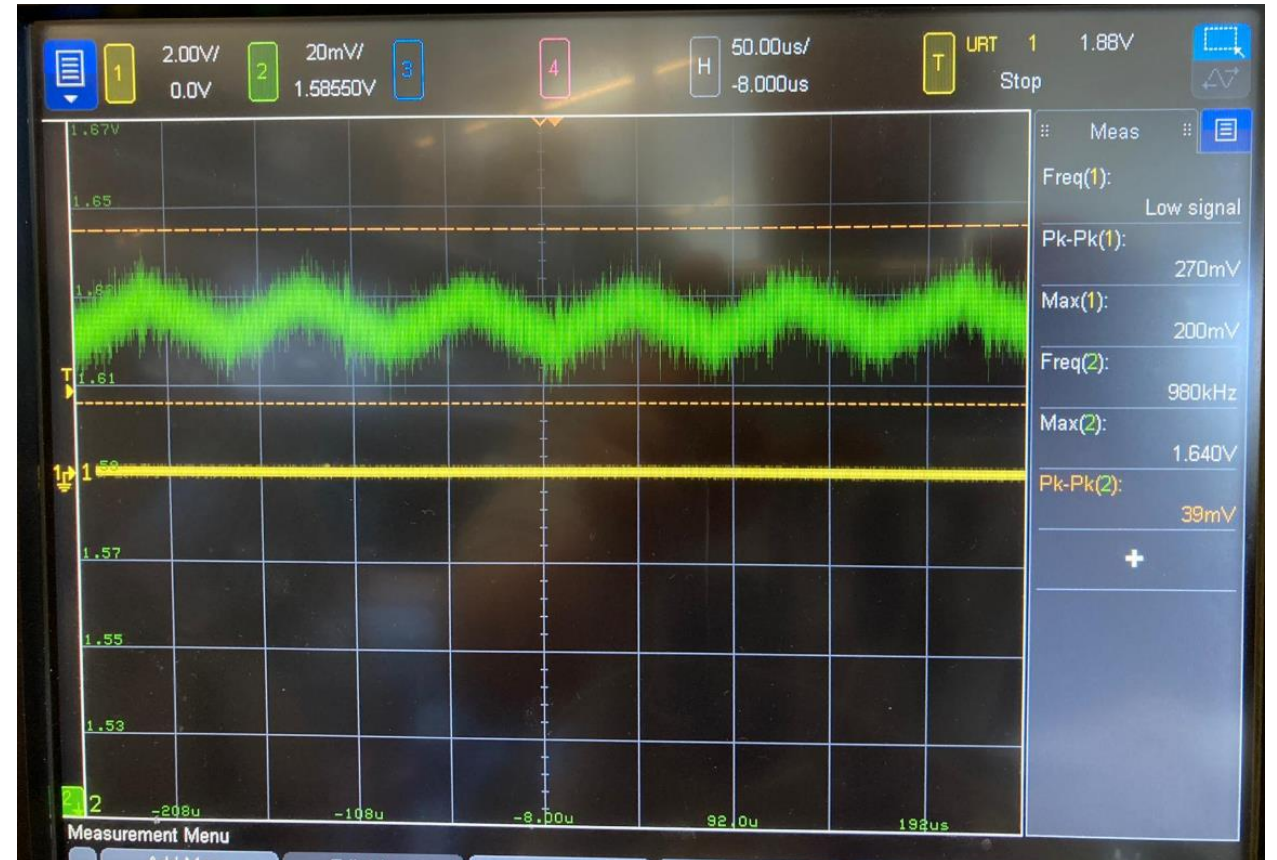
Layouten

- Ca. 20%
- Wichtig ab dem 2.Lj
- Gutes Verständnis der Zusammenhänge
- Ist einfach



Messen

- Ca. 0-30%
- Wichtig ab dem 1.Lj
- Fehler suchen



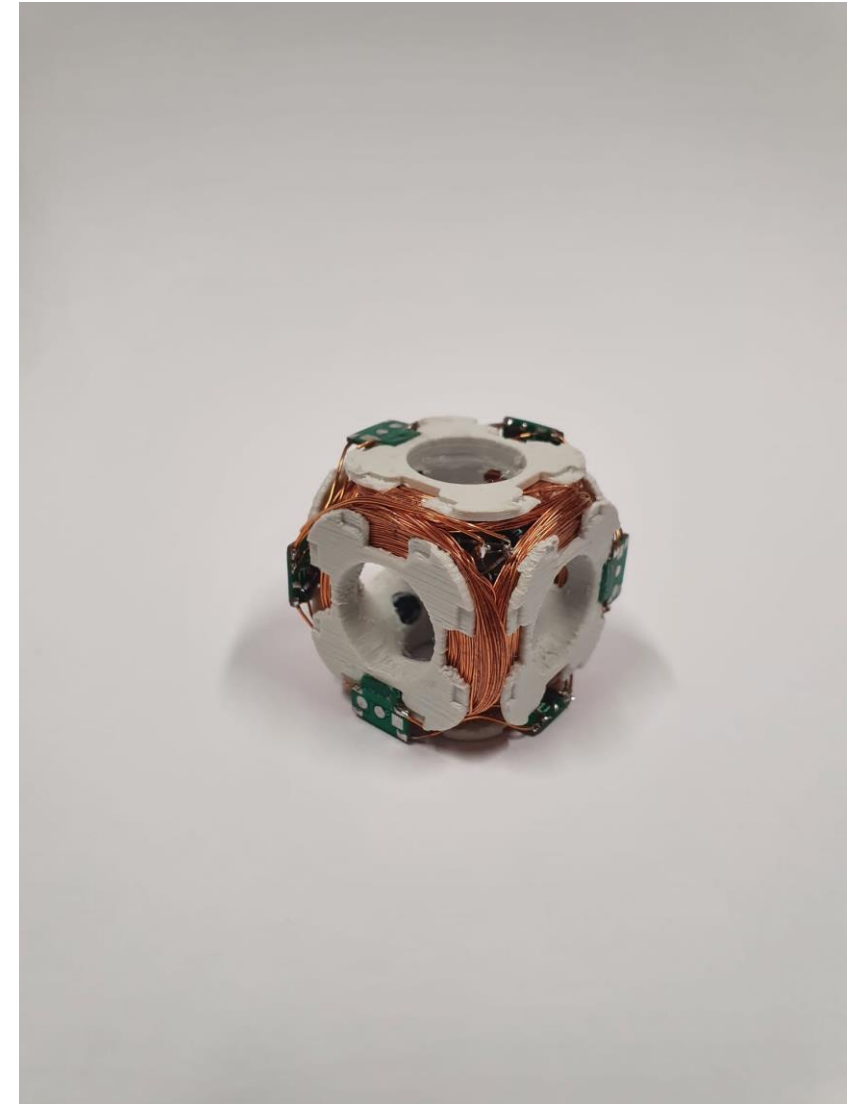
Programmieren

- Ca. 40%
- Wichtig ab dem 2.Lj
- Programmiersprache C
- Verständnis für μ Controller
- Computeranwendung wichtig

```
/*  
*****  
*InitCLK_ExtOSC Initialize an external Crystal between 3-& 16MHz  
*****  
*/  
void InitCLK_ExtOSC()  
{  
    WDTCTL = WDTPW | WDTHOLD; // stop watchdog timer  
    BCSCTL1 |= XTS | DIVA0 | DIVA1; //In Register BCSCTL1 XTS High-frequency mode | ACLK divided by 8  
    BCSCTL3 |= LFXT1S1; //In Register BCSCTL3 LFXT1Sx in External clock Source  
    BCSCTL3 &= ~ (XCAP0 | XCAP1); //Also Oscillator capacitor selection must be 00  
  
    BCSCTL2 |= SELS | SELM0 | SELM1 ;//| DIVS0 | DIVS1 ; //Select which Oscillator for the Mains System Clock  
    _bic_SR_register (OSCOFF); //bic Bit clear Bits in Klammer werden gelöscht  
}
```

3D-Zeichnen

- Ca. 5%
- CAD zeichnen
- Für Gehäuse
- Prototypen drucken



Lehre an der Ost

Positiv

- Hochschule = Viel Wissen
- Neuste Entwicklungen
- Hilfe ist in Reichweite
- Guter ÖV
- Schöner Campus

Negativ

- Kein wirtschaftlicher Bezug